ABSTRACT

METHOD AND APPARATUS FOR PROCESSING A MICROELECTRONIC WORKPIECE AT AN ELEVATED TEMPERATURE

for Patent No. TW161336 Semitool, Inc. 7/21/02

An apparatus and method for processing a microelectronic workpiece at an elevated temperature. In one embodiment, the apparatus includes a workpiece support positioned to engage and support the microelectronic workpiece during operation. The apparatus can further include a heat source having a solid engaging surface positioned to engage a surface of the microelectronic workpiece with at least one of the heat source and the workpiece support being movable relative to the other between a first position with the microelectronic workpiece contacting the engaging surface of the heat source and a second position with the microelectronic workpiece spaced apart from the engaging surface. The heat source is sized to transfer heat to the microelectronic workpiece at a rate sufficient to thermally process a selected material of the microelectronic workpiece when the microelectronic workpiece is engaged with the heat source. A heat sink can be positioned at least proximate to the heat source to cool both the heat source and the microelectronic workpiece.

中華民國專利公報 [19] [12]

[11]公告編號: 495885

91年 (2002) [44]中華民國 07月21日

發明

全34頁

I511 Int.Cl 07: H01L21/324

1541名 稱: 用於在高溫下處理徽電子工件之方法與裝置

[21]申請案號: 090102866 [22]申請日期: 中華民國 90年(2001) 02月09日

[30]優先權: [31]09/501,002 [32]2000/02/09 [33]美國 [32]2000/12/08 [33]美國

[31]09/733,608

[72]發明人:

勞伯A.維佛 葛雷戈瑞丁. 威爾森 美國 美國

保羅R、麥克哈夫

美國

維拉地米亞・吉拉

加拿大

[71]申請人:

薛米屠爾公司

美國

1741代理人: 林鎰珠 先生

2

[57]申請專利範圍:

- 1.一種用於熱處理徽電子工件之裝置, 包括:
 - 一可置放以接合並支撐該微電子工 件的工件支架:以及
 - 一熟源,其具有固體接合表面,並 經置放以接合於該微電子工件之一 表面,而該熱源可進一步包括一直 接附接及/或整合於該熱源的熱產生 器,該熱源與該工件支架中至少一 者,係可相對另者而移動於該徽電 子工件接觸該熱源接合表面之第一 位置,與該微電子工件隔置於該接 合表面之第二位置間,該熱源係經 尺寸調制,而當該微電子工件接合 於該熱源時,以足夠熱處理該徽電 子工件之既選材質的速率、將熱傳 送給該微電子工件。
- 2.如申請專利範圍第1項所述之裝置, 進一步包括:

一框架:

- 一第一組件,固定於該框架並相對 於該框架而將該熱源支撑在某固定 位置:
- 一第一排熱槽,係由該第一組件所 支撐,並可相對於該第一組件,而 移動於該第一排熱槽按空間與該熱 源相互間隔之第一位置,和該第一 排熱槽接合於該熱源之第二位置 圖:
- 10. 一第一啟動器,穩接於低部組件與 該第一排熱槽之間,以相對於該低 部組件來移動該第一排熱槽;
- 一第二組件,固定於該框架並支撑 一室蓋,該室蓋係可相對於該第二 組件,而移動於該機蓋按空間與該 15. 第一組件相互間隔之第一位置,和 該機蓋接合於該第一組件之第二位 置間,而當機蓋位在第二位置時, 該機蓋與該第一組件可定義出圍繞
- 20. 在該微電子工件而為至少部分地包

10.

25.

封的室體;

- 一第二啟動器,耦接於該室蓋與該 第二組件之間,以移動該機蓋於第 一和第二位置間;以及
- 一第二排熱槽,相對於該第一組件 而固定,係經耦接至冷卻流體供應 處,而當該第一排熱槽位於其第二 位置時,該第二排熱槽係接合於該 第一排熱槽熱源。
- 3.如申請專利範圍第1項所述之裝置, 其中該工件支架係經尺寸調制以支 撐僅單一個微電子工件,並且熱源 係經組態設計以於給定的處理循環 過程中接觸到不超過一個以上的微 電子工件。
- 4.如申請專利範圍第1項所述之裝置, 其中該熱源包括一可耦接到真空源 的真空孔洞,並且當該微電子工件 接合於該工件支架時係面朝該微電 子工件,以汲引該微電子工件朝向 該熱源。
- 5.如申請專利範圍第1項所述之裝置, 進一步包括一淨除流體通道,具有 可親接至淨除流體源的注入口和鄰 近於該工件支架的排出口,該淨除 流體通道經置放以當該工件支架支 撐該做電子工件時,可將該淨除流 體從淨除流體源導引流至鄰近於該 微電子工件的區域。
- 6.如申請專利範圍第1項所述之裝置, 其中該熱源包括一電阻式加熱器。
- 7.如申請專利範圍第1項所述之裝置, 進一步包括一排熱槽,其耦接於一 啟動器,並相對該熱源,移動於該 排熱槽接合到該熱源之第一位置與 該排熱槽卸離於該熱源之第一位置與 該排熱槽卸離於該熱源之第二位 間,該啟動器係可耦接至加壓冷卻 流體源以移動該啟動器,該啟動器 具有按流體傳通於該排熱槽的流體 體積,藉以冷卻該排熱槽。

- 8.如申請專利範圍第1項所述之裝置, 進一步包括第一與第二排熱槽,該 第二排熱槽係空間間隔於該熱源, 並耦接至一冷卻流體供應處,而該 第一排熱槽置放於該第二排熱槽可 該熟。一排熱槽可放於該第一排熱槽可 該第二排熱槽,移動於該第一排熱 體接合於該第二排熱槽以冷卻該第 一排熱槽之第一位置,與該第一排 熱槽接合於該熱源以冷卻該熱源與 該徵電子工件確係接合於該熱源 時。
- 9.如申請專利範圍第1項所述之裝置, 15. 進一步包括第一與第二排熱槽,而 一啟動器係耦接於該第一與第二排 熱槽之間,該啟動器可耦接到一冷 卻流體供應處,以將該啟動器自該 第一排熱槽接合於該熱源之第一組 20. 態,改變為該第一排熱槽間隔於該 熱源之第二組態。
 - 10.如申請專利範圍第9項所述之裝置,其中該啟動器包括一經組態設定以將冷卻流體遞送進入該啟動器內的風箱,俾直接接觸於該第一排熱槽。
- 11.如申請專利範圍第1項所述之裝置,進一步包括一排熱槽,可相對該熱源而移動於該排熱槽接合於該30. 熱源之第一位置,與該排熱槽卸離於該熱源之第二位置間,該熱源具有可耦接至冷卻流體來源之流體通道的第一部份,該排熱槽具有一鄰近於該流體通道流經該流體通道時,可冷卻該第二部分。
 - 12.如申請專利範圍第1項所述之裝置,進一步包括第一與第二排熱槽,而該第二排熱槽係空間間隔於該熱源,並耦接至一冷卻流體供應

10.

15.

處,而該第二排熱槽可進一步具有 一接合於耦接至真空源之寬空孔洞 的接合表面,且該第一排熱槽置放 於該第二排熱槽與該熱源之間,該 第一排熱槽可相對該第二排熱槽、 移動於第一位置與第二位置之間, 當該第一排熱槽位於第一位置時, 該第一排熱槽可接合於該第二排熱 槽的接合表面,以覆蓋該真空孔洞 並冷卻該第一排熱槽,而當該微電 子工件確係接合於該熱源且該第一 排熱槽位於第二位置時,該第一排 熱槽可接合於該熱源,以冷卻該熱 源與該微電子工件。

- 13.如申請專利範圍第1項所述之裝 置,其中該熱源具有一接觸部分之 電阻元件,並且其中該裝置可進一 步包含一電性與熱傳導連接器,具 有第一端點與反置於該第一端點的 第二端點,該連接器係接合於朝向 該連接器第一端點的電阻元件接觸 部分,該連接器可耦接於朝向該連 接器第二端點的電流源,而在該第 一端點和該第二端點間之連接器剖 示區域的分配方式,以及電流行經 該連接器的旅流過程,係經尺寸額 制俾產生至少等於通過該連接器因 熱傳導而致之熱損失的電阳加熱效 果。
- 14.如申請專利範圍第1項所述之裝 置,其中該熱源具有一既經組態設 定,可按該微電子工件某單位面積 之第一速率,來傳送熱給該微電子 工件的第一區域,而該熱源可進一 歩含有一既經組態設定・可接該微 電子工件某單位面積之第二速率, 來傳送熱給該微電子工件的第二區 域,在此該單位面積之第二速率係 高於該單位面積之第一速率。
- 15.如申請專利範圍第1項所述之裝 40.

置,其中更包括微電子工件。

- 16.如申請專利範圍第1項所述之裝 置,其中該熱源係經尺寸調制,以 足夠對該徽電子工件選定材質進行 退火作業的速率,來傳送熱給該徵 童子工件。
- 17.如申請專利範圍第1項所述之裝 置,其中該選定材質包括焊劑,並 且其中該熱源係經尺寸調制,以足 夠對該焊劑進行重導的速率,來傳 送熱給該微電子工件。
- 18.如申請專利範圍第1項所述之裝 置,其中該選定材質包括光阳層, 並且其中該熱源係經尺寸調制,以 按足夠對該光阻層進行修癒及/或烘 烤的速率,來傳送熱給該微電子工 件。
- 19.一種用於熱處理至少第一與第二微 電子工件之裝置,包括:
- 20. 一第一熱處理室體,其具有一經置 放以接合並支撐該第一微電子工件 的第一工件支架,該第一室體可進 一步含有一第一熱源,經尺寸調制 以當該第一微電子工件係最鄰近於 25. 該第一熱源時,以足夠低溫程序來 進行熱處理該第一微電子工件的速 率、而傳送熱給該第一微電子工 件:以及
 - 一第二熱處理室體,鄰近於該第一 室體並具有經置放以接合並支撑該 第二微電子工件的第二工件支架, 該第二室體可進一步含有一第二熱 源,其係經尺寸調制,以當該第二 微電子工件係最鄰近於該第二熱源 時,以足夠以低溫程序來進行熱處 理該第二徽電子工件的速率,而傳 送熱給該第二微電子工件,並且該 第一室體係相對於該第二室體而置 放,使得位於該第一與第二室體之 間的第一室體之一部分會於該第二

- 4489 -

30.

室體共用"

- 20.如申請專利範圍第19項所述之裝置,其中該第一室體係置放在該第二室體之上,並且其中該第一與第二室體間所共用的部分可定義該第一室體的低部表面和該第二室體的上部表面。
- 21.如申請專利範圍第19項所逃之裝置,其中該第一工件支架係可相對該第一熱源而移動於第一位置與第二位置之間,而進一步其中該第一熱源可包括一固體接合表面,當該工件支架係處於第一位置時,其當接合於該第一微電子工件,而當該工件支架係處於第二位置時,其則會難開該第一微電子工件,且其中該裝置可進一步在該熱源下方含有一排熱槽。
- 22.如申請專利範圍第19項所述之裝置,其中該第一室體包括一置放以 供應淨除氣體給該第二室體的淨除 氣體通道。
- 23.如申請專利範圍第19項所述之裝置,其中該第一室體與該第二室體 係關模組化並可交換應用。
- 24.如申請專利範圍第19項所述之裝置,其中該第一室體包括一第一室蓋,可移動於接收該第一微電子工件的開啟位置,與至少部別位置之間,並進一步其中該第二室體包括一第二室蓋,可移動於實工學的開設位置之間,其中該裝置可進一步的開發電子工件的開放電子工件的開發電子工件的開發電子工件的開發電子工件的關係可能與其第二次,與其第二次,與其第二次,與其第二次,以及於其一數。
- 25.如申請專利範圍第19項所述之裝置,其中該第一工件支架係經尺寸

調制,以一次不會支撐超過一個以上的微電子工件,而該第一熱源係 經尺寸調制,以一次不會接觸超過 一個以上的微電子工件。

- 5. 26.如申請專利範圍第19項所述之裝置,其中更包括第一與第二排熱槽,而該第二排熱槽係間隔置於該第一排熱槽。如熱接於冷卻流體供應處,而該第一排熱槽置放於該第一排熱槽與該熱源之間,該第一排熱槽與討第二排熱槽,以冷卻該第一排熱槽之第一位置,當該微電子工件確係接合於該熱源以冷卻該熱源與該微電子工件之第二位置間。
 - 27.一種用於熱處理某微電子工件之裝置,包括:
- 20. 一裝置支架;
 - 一熱源,由該裝置支架所支撐,並 經組態設定以於低溫程序內交遞熱 給該徵爾子工件:
- 一工件支架,置放鄰近於該熱源, 25. 俾相對於該熱源而接合和支撐該微 電子工件;以及
 - 一排熱槽,鄰近於該熱源並經放置 以選擇性地自該熱源傳送熱,俾冷 卻該熱源與該微電子工件。
- 30. 28.如申請專利範圍第27項所述之裝置,其中該裝置支架係可相對該熱源而移動於該微電子工件接觸到該熱源之第一位置,且該微電子工件隔離於該熱源之第二位置間。
- 35. 29.如申請專利範圍第 27 項所述之裝 置,其中該排熱槽包括一不會將冷 卻流體耦接至此的被動性傳導排熱 槽。
- 30.如申請專利範圍第27項所述之裝 40. 置,其中該排熱槽與該熱源中至少

15.

20.

- 一者可相對另者而移動於該排熱槽 接合到該熱源之接合位置,和該排 熱槽隔離於該熱源之卸離位置間。
- 32.如申請專利範圍第27項所述之裝置,其中該排熱槽的熱質量會高過熱源的熱質量。
- 33.如申請專利範圍第27項所述之裝置,其中該排熱槽的熱容量會高過熱源的熱容量。
- 34.如申請專利範圍第27項所述之裝置,其中該工件支架係經尺寸調制,以一次不會支撐超過一個以上的微電子工件,而該熱源係經尺寸調制,以一次不會接觸超過一個以上的微電子工件。
- 35.如申請專利範圍第27項所逃之裝置,其中該熱源包括一可耦接於某真空源,並當微電子工件係接合於該工件支架時,係面朝該微電子工件的真空孔洞,藉以汲引該微電子工件朝向該熱源。
- 36.如申請專利範圍第27項所述之裝 置,其中該排熱權具有一接合表 面,可壓縮於當排熱槽卸離於該熱 源時的未壓組態,與當該排熱槽接 合於該熱源的壓縮組態兩者之間。
- 37.一種用於熱處理一微電子工件之裝 40.

置,包括:

- 一可置放以接合並支撐該微電子工 件的工件支架:
- 一具有電阻元件和電子接觸部分的 熱源,該熱源係經組態設定而以當 該微電子工件係最鄰近於該熱源 時,可以足夠以低溫程序來進行熱 處理該微電子工件的速率,而傳送 熱給該微電子工件;以及
 - 一電性與熱傳導連接器,具有第一端點與反置於該第一端點的第三端點,該連接器接合於朝向該連接器第一端點的電阻元件接觸部分。該連接器可耦接於朝向該連接器可耦接於朝向該連接器的電流源,而在該第一端點的電流源,而在該第一端點的方式,以及電流行經該連接器的分配方式,以及電流行經該連接器的發動過程,係經尺寸調制,俾產生至少等於通過該連接器因熱傳導而致之熱損失的電阻加熱效果。
- 38.如申請專利範圍第 37 項所述之裝置,其中該連接器具有至少部分之關錐狀外型,而朝向第一端點處會比起朝向第二端點具有較大的直徑,更進一步其中該連接器外部邊緣係某平面上的曲線,而該平面會與延伸於第一端點與第二端點之間的直軸相互平行。
- 39.如申請專利範圍第 37 項所述之裝 30. 置,其中當飯電子工件被放在工件 支架上時,該電子終端部分係置放 鄰近於該飯電子工件的外部邊緣。
- 40.如申請專利範圍第 37 項所述之裝置,其中該熱源與該工件支架至少 35. 其中一者可相對另者,而移動於該 微電子工件接觸到該熱源接合表面 的第一位置,與該微電子工件隔離 於該接合表面的第二位置之間。
- 41.如申請專利範圍第 37 項所述之裝 40. 置,其中更包括:

- 一支撐該熱源的基座組件;以及 一室蓋,可相對該基座組件,可移 動於開啟位置與關閉位置之間,而 置放該室蓋與該基座組件,以當該 室蓋位在開啟位置時可於其間接收 該徵電子工件,並當該室蓋位在關 閉位置時,該室蓋與該基座組件可 至少部分包封該徵電子工件。
- 42.如申請專利範圍第37項所述之裝置,其中該熱源係經尺寸調制,以當該微電子工件最鄰近該熱源時,可按足夠對該微電子工件選定材質進行退火作業的速率,來傳送熱給該微電子工件。
- 43.如申請專利範圍第37項所述之裝置,更包括微電子工件。
- 44.一種用於熱處理一微電子工件之裝 置,包括:
 - 一經組態設定以支撐該微電子工件的工件支架;以及
 - 一熱源,置放鄰近於該工件支架,並具有一既經組態設定,可在一低溫製程中,接該微電子工件某單位面積之第一速率,來傳送熱源可在位位電子工件的第一區域,該熱源可在低溫製程中按該微電子工件之一單位面積之第二速率,來傳送熱給單位面積之第二速率係高於該單位面積之第一速率。
- 45.如申請專利範圍第44項所述之裝置,其中該工件支架與該熱源至少一者係相對另者,而移動於該熱源接合到該徵電子工件,俾往返於該徵電子工件來傳送熱之第一位置,和該熱源隔離於該徵電子工件之第二位置間。
- 46.如申請專利範圍第44項所述之裝置,其中該徵電子工件包括一外部

- 區域與一置放於自該外部區域而朝 內的內部區域,且進一步其中當該 做電子工件由工件支架所支撐時, 該熱源第一區域係對齊於該微電子 工件的內部區域,該熱源第二區域 則是對齊於該微電子工件的外部區 域。
- 47.如申請專利範圍第 44 項所述之裝置,其中更包括:
- 10. 第一與第二電阻式加熱器,其設置 成供應熱給該第一區域;以及 第三與第四電阻式加熱器,其設置 成供應熱給該第二區域。
- 48.如申請專利範圍第44項所述之裝 15. 置,其中該熱源概為圓型,並具有 一圓心和半徑,更進一步其中該第 一區域係按放射狀而由該第二區域 朝內置放,並且其中該單位面積第 二速率係約7.5%之分數高於該單位 20. 面積第一速率,該分數值係對應於 第二區域到熱源圓心的距離除以該 熱源半徑之除數。
- 49.如申請專利範圍第 44 項所述之裝置,其中該熱源概為圓型,並具有 25. 一半徑和圓心,更進一步其中該熱源所產生之微電子基板每單位面積的電力,會按放射方向自圓心處朝外,至少橫越於該熱源之一部分而逐漸增加。
- 30. 50.如申請專利範圍第 44 項所述之裝置,其中該熱源具有一外部邊源和自該外部邊源而朝內的內部邊緣,且進一步其中該熱源所產生之微電子基板每單位面積的電力,會按放 對方向從該外部邊源而朝內,至少橫越於該熱源某部分而逐漸增加。
 - 51.如申請專利範圍第 44 項所述之裝置,其中該熱源包括至少一個具有接觸區域以耦接至電力來源的電阻元件,更進一步其中,相較於該第

25.

- 一區域,該第二區域係經置放可更 貼近於該接觸區域。
- 52.如申請專利範圍第44項所述之裝置,其中該熱源概為圓型,並包括一延展之電阻加熱器,具有概為固定之剖面面積,並且其中該加熱器至少一部份為雙疊以自倚靠,而為著第一區域和第二區域內兩者內複數個分隔之圓環線路所延伸,在第一區域內的圓環線路彼此則係按小於該第一距離之第二距離而空間相隔。
- 53.如申請專利範圍第44項所述之裝置,其中該熱源包括一具有基板表面面積的基板,以及鄰近於該基板並具有加熱器阻抗表面面積的電阻加熱器,該加熱器阻抗表面面積約為67%的基板表面面積。
- 54.如申請專利範圍第44項所逃之裝置,其中該熱源包括一位在第一區域裡而耦接某第一控制器的第一電阻加熱器,以及一位在第二區域裡而耦接某第二控制器的第二電阻加熱器,可獨立地控制該些第一和第二控制器,以與提供電力給第二區域相互獨立的方式,來提供電力給該第一區域。
- 55.一種用於熱處理一微電子工件之裝置,包括:
 - 一經組態設定以支撐該微電子工件的工件支架;以及
 - 一熱源、置放鄰近於該工件支架, 以於某低溫製程中,傳送熱給該微 電子基板;
 - 一第一排熱槽,經置放以最鄰近於 該熱頒俾冷卻該熱源;以及。
 - 一第二排熱槽,經置放以最鄰近於 該第一排熱槽俾冷卻該第一排熱 槽。

- 56.如申請專利範圍第55項所述之裝置,其中該第一排熱槽可相對該熱源與該第二排熱槽,而移動於該第一排熱槽接合到該熱源俾冷卻該熱源之第一位置,和該第一排熱槽接合於該第二排熱槽以冷卻該第一排熱槽之第二位置間。
- 57.如申請專利範圍第55項所述之裝置,其中該熱源係置放於該第一排 熱槽之上。
- 58.如申請專利範圍第55項所述之裝置,其中該工件支架可移動於該微電子工件接合到該熱源之接合位置,且一具有該微電子工件之卸離位置係卸離於該熱源。
- 59.如申請專利範圍第55項所述之裝 置,其中更包括一微電子工件。
 - 60.一種用於退火處理一微電子工件之 裝置,包括:
- 20. 一裝置支架;
 - 一相對固定於該裝置支架的基座;
 - 一室蓋,經置放鄰近於該基座,並 可相對該基座而移動於接收該徽電 子工件的開啟位置與關閉位置之 間,而當該室蓋位於該關閉位置 時,該室蓋與該基座可定義出一退
- 火室體;
 一工件支架,置放於該室蓋與該基
 座間,以接合並支撐該微電子工
- 30. 件; 一熱源,相對固定於該基座,並放 置以於低溫程序內傳送熱給該微電 子工件:
- 一第一排熱槽,可相對該熱源,移 35. 動於該第一排熱槽接合到該熱源的 第一位置,與該第一排熱槽隔離於 該熱源的第二位置之間;以及
 - 一第二排熱槽,可相對該基座而固定,並具有一接合表面,置放以接合該第一排熱槽,而當該第一排熱

槽位在第二位置時,可傳送從該第 一排熱槽而來的熱。

- 61.如申請專利範圍第60項所述之裝 置,其中更包括:
 - 一第一風箱啟動器,連接至該室蓋 並耦接到加壓流體來源,以移動該 室蓋於開啟位置與關閉位置之間: 以及
 - 一第二風箱啟動器,連接至該第一排熱槽,並耦接到加壓流體來源, 以移動該第一排熱槽於接合位置與 卸離位置之間。
 - 62.一種用於熱處理一微電子工件之裝置,包括:

至少一第一處理室體,而當對微電子工件執行一第一製程時,具有一經組態設定以支撐該微電子工件的第一工件支架;

一工件傳送單元,可置放鄰近於該第一與第二處理室體至少其中一者,該工件傳送單元可相對該第一 與第二處理室體而移動,該工件傳 送單元可進一步包括一經組態設 定,以當該工件傳送單元相對於該 第一與第二處理室體而移動時,可 接合到至少某一微電子工件的工件接合部分。

- 63.如申請專利範圍第62項所述之裝置,其中該第一處理室體係至少兩個第一處理室體之其中一者,而進一步其中該工件傳送單元為至少兩個工件傳送單元之其中一者,而其一工件傳送單元可為置放以移動第一歲電子工件於某第一處理室體與該第二處理室體之間。
- 64.如申請專利範圍第 62 項所述之裝 15. 置,其中該工件傳送單元為兩個工 件傳送單元其中一者,每一個係經 組態設計以支撐一單一微電子工 件。
- 65.如申請專利範圍第 62 項所述之裝 20. 置,其中更包括一裝置支架,可支 撐該第一處理室體、該第二處理室 體和工件傳送單元,並且進一步其 中該第二處理室體係可相對該裝置 支架和該工件傳送單元而移動,以 令當該工件傳送單元支撐該微電子工件時,該第二處理室體可齊準於 該微電子工件。
- 66.如申請專利範圍第62項所述之裝置,其中該第二處理室體可進一步30. 包括一排熱槽,可相對該熱源而移動於該排熱槽接觸到該熱源的第一位置,與該排熱槽隔離於該熱源的第二位置之間。
- 67.如申請專利範圍第66項所述之裝 35. 置,其中更進一步包括一可定義出 單一環境的單一整合承體,該第一 與第二處理室體係置放於該單一環 壞內。
- 68.如申請專利範圍第 62 項所述之裝 40. 置,其中該第一處理室體係經組態

設計以對該工件施用某材質、將該 材質自該工件蝕刻移除、潤濕該工 件及/或燥化該工件。

- 69.如申請專利範圍第62項所述之裝置,其中至少一第一處理室體可包括一經組態設計以對該繳電子工件施用某材質的應用室體,以及一經組態設計以從該繳電子工件上蝕刻去除至少某部分材質的蝕刻室體。
- 70.如申請專利範圍第62項所述之裝置,其中至少一第一處理室體可包括一經組態設計以對該徽電子工件施用銅質的應用室體,並且其中一第二處理室體包括了一經組態設計以對該銅質進行退火處理之退火室體。
- 71.一種用於熱處理微電子工件之裝置,包括:
 - 一可置放以接合並支撐該徽電子工 件的工件支架;以及
- 一具有固體接合表面,並經置放以接合表面,並經置放射線管子工件之一表面直接合於數源可進步的熱源可進於數學。 一步一步,一步一步,一步一步, 一步一步, 一大力, 一大一, 一大一一一一一一一一一一一一一一一一一一一一一一一一一一一
- 72.如申請專利範圍第71項所述之裝置,進一步包括一排熱槽,稱接於一啟動器,並相對該熱源,移動於該排熱槽接合到該熱源之第一位置,與該排熱槽卸離於該熱源之第二位置間,該啟動器係可耦接至加壓冷卻流體源以移動該啟動器,該

啟動器具有按流體傳通於該排熱槽的流體體積,藉以冷卻該排熱槽。

- 73.一種用於熱處理微電子工件之方法,包括:
- 將該做電子工件接合於一熱源的固 體熱傳送表面:

以一直接附接及/或整合於該熱源之 熱產生器,將熱導延至該熱源內; 並以足得於低溫製程中熱處理該微 電子工件既選材質的速率,將熱自

其固體表面傳送到微電子工件:並且

將該徵電子工件卸離於該固體表 面。

15. 74.如申請專利範圍第73項所述之方法,進一步包括可藉由將一置放鄰近該徽電子工件某側之室蓋,接合於支撐該固體熱傳送表面並置放鄰近於該徽電子工件反側之基座,而至少部分地包封該徽電子工件,在此該徽電子工件係置放於該室蓋和

該基座之間。

- 75.如申請專利範圍第73項所述之方 法,進一步包括冷卻該徵電子工 件。
- 76.如申請專利範圍第73項所述之方法,進一步包括當該熱源接合於該 微電子工件時,藉由將該排熱槽接 合於該熱源處以冷卻該微電子工 件。
- 77. 如申請專利範圍第73項所述之方法,其中該排熱槽包括一可壓縮表面,且其中將該排熱槽接合於該熱源,包括了將該排熱槽之可壓縮表面接合於該熱源,以及將該可壓縮
- 35. 面接合於該熱源,以及將該可壓縮 表面由未壓縮組態壓縮至既壓縮組 態。
 - 78.如申請專利範圍第73項所述之方法,其中更進一步包括:
- 40. 當該熱源接合於該微電子工件時,

25.

藉由將第一排熱槽接合於該熱源處 來冷卻該衡電子工件:並且

藉由將第一排熱槽接合於第二排熱 槽並供應冷卻液體給該第二排熱槽 來冷卻該第一排熱槽。

- 79.如申請專利範圍第73項所述之方 法,其中該徽電子工件係複數個徵 電子工件其一,更包含一次將一個 徽電子工件接合於該熱源。
- 80.如申請專利範圍第73項所述之方 法,其更包含藉由對該微電子工件 施加真空狀態,俾汲引該微電子工 件緊密接合於該熱傳送表面。
- 81.如申請專利範圍第73項所述之方 法,其更包含藉由向鄰接於該徽電 子工件的區域施加一淨除流體,以 淨除掉鄰接於該徽電子工件之區域 的氧化介質。
- 82.如申請專利範圍第73項所述之方 法,其更包含藉電阻式加熱器來加 熟該固體熱傳送表面。
- 83.如申請專利範圍第73項所述之方法,其更包含:

藉電阻式加熱器來加熱該固體熱傳 送表面;並且

藉由尺寸調制接附於加熱器連接終 端的連接器以產生電阻熱,而來在 該加熱器連接終端處移補一傳導熱 損失。

84.如申請專利範圍第73項所述之方 法,其更包含:

以微電子工件每單位面積第一速 率,來傳送熱給該微電子工件的第 一區域:及

以微電子工件每單位面積第二速率,來傳送熱給該微電子工件的第二區域,該每單位面積第二速率係高於該每單位面積第一速率。

85.如申請專利範圍第73項所述之方法,其更包含當該熱源接合於該微

電子工件時,藉由將該排熱槽接合 於該熱源來冷卻該微電子工件,並 且其中將該排熱槽接合於該熱源, 包括了對該排熱槽施用加壓冷卻流 體,以便移動該排熱槽與冷卻該排 熱槽兩者。

- 86.如申請專利範圍第85項所述之方 法,其更包含獨立地控制冷卻流體 的壓力與流率,以獨立地控制該熱 源的動作和溫度。
- 87.如申請專利範圍第85項所述之方 法,其中施用加壓冷卻流體包括填 滿一耦接於該排熱槽的風箱。
- 88.如申請專利範圍第73項所述之方 15. 法,其中該排熱槽係第一排熱槽, 並且其中該方法更包括將該第一排 熱槽移離於該熱源處而朝向第二排 熱槽,藉以冷卻該第一排熱槽。
- 89.如申請專利範圍第73項所述之方 20. 法,其中由固體表面來傳送熱,包 括按足供對選定材質進行退火處理 之速率來傳送熱。
 - 90.如申請專利範圍第73項所述之方法,其中該選定材質包括一焊劑,
- 25. 並且其中由固體表面來傳送熱,包 括按足供重導該焊劑之速率來傳送 熱。
- 91.如申請專利範圍第73項所述之方 法,其中該選定材質包括一光阻 30. 層,並且其中由固體表面來傳送 熱,包括按足供修癒及/或烘烤該光 阻層之速率來傳送熱。
- 92.如申請專利範圍第73項所述之方 法,其中該選定材質包括銅質,並 35. 且其中傳送熱給微電子工件,包括 加熱該微電子工件至從約攝氏210度 到約290度的溫度而維持約30秒到 約90秒的時段。
- 93.如申請專利範圍第73項所述之方40. 法,其中熱處理該選定材質,包括

對一按電子化學方式沉積於微電子工件上之金屬層進行熱退火。

- 94.如申請專利範圍第73項所述之方 法,其中熱處理該選定材質,包括 對一按電鍍方式沉積於微電子工件 上之金屬層進行熱退火。
- 95.如申請專利範圍第73項所述之方 法,其中熱處理該選定材質,包括 對一按銅質層電子化學方式沉積於 微電子工件上之金屬層進行熱退 火。
- 96.如申請專利範圍第73項所述之方法,其中熱處理該選定材質,包括對一按銅質層電鏡方式沉積於微電子工作上之金屬層進行熱退火。
- 97.如申請專利範圍第73項所述之方 法,其中傳送熱包括按達攝氏450度 的溫度,來傳送熱給該微電子工件 上的銅質部分。
- 98.一種用於形成複數個室體以熱處理 微電子工件之方法,可包括: 提供具有第一部份、鄰近於該第一 部份的第二部份。以及位於第一部 份和第二部份間之第一腔穴的第一 處理室體,該第一腔穴係經組態設 定以接收單一個微電子工件; 在該第一腔穴內沉置一第一熱源, 該第一熱源係經組態設定以按低溫 製程來加熱該微電子工件;

置放鄰近於該第二部分的第三部份,而該些第二和第三部份可於其間定義出經組態設定以接收另一個 做電子工件的第二腔穴;並且 在該第二腔穴內置放一第二熱源,

在該第二腔穴內置放一第二熱源, 而該第二熱源係經組態設定以接低 溫製程來加熱該微電子工件。

99.如申請專利範圍第98項所述之方 法,其更包括了將該第二部分定位 於該第一部分之下,並且將該第三 部分定位於該第二部分之下。 100.如申請專利範圍第 98 項所述之方 法,其更包括了:

將第一工件支架置放於該第一腔穴 內,該第一工件支架係可相對該第 一熱源而移動,而以將該第一徵電 子工件接合於該第一熱源處;並且 將第二工件支架置放於該第二腔穴 內,該第二工件支架係可相對該第 二熱源而移動,而以將該第二徵電 子工件接合於該第二熱源處。

- 101.一種用以熱處理微電子工件之方 法,包括:
 - 一相對於該熱源支撐該微電子工 件:
- 15. 於低溫程序內將熱從該熱源傳送給 該微電子工件; 當相對於該熱源而支撐著該微電子

工件時,選擇性地自該熱源傳送熱到該排熱槽,俾冷卻該熱源與該微

20. 電子工件。

102.如申請專利範圍第101項所述之方 法,其更包括相互移動該徵電子工 件與該熱源至少其中之一,以將熱 從該熱源傳送到該微電子基板。

- 25. 103.如申請專利範圍第101項所述之方 法,其更包括相對於該熱源,將該 排熱槽由卸離位置移到接合位置 處,而當該排熱槽係於接合位置時 該排熱槽會接合於該熱源,以將熱 30. 從該熱源傳送到該微電子工件。
- 104.如申請專利範圍第101項所述之方 法,其中該排熱槽為第一排熱槽, 而其中該方法更包括:

藉由將該第一排熱槽移離於該熱源 35. 而鄰接於一第二排熱槽,來將熱傳 離自該第一排熱槽至該第二排熱 槽;並且

將熱傳離於該第二排熱槽。

105.如申請專利範圍第101項所述之方 40. 法,其中將熱自該熱源傳送到排熱

槽,包括傳送熱而不傳送冷卻流體 給該排熱槽。

106.如申請專利範圍第101項所述之方 法,其中該排熱槽為第一排熱槽, 而其中該方法更包括:

藉由將該第一排熱槽移離於該熟源 而接合於一第二排熱槽,來將熱傳 離自該第一排熱槽至該第二排熱 槽;及

藉由對該第二排熱槽施加冷卻流 體,而將熱傳雕該第二排熱槽。

- 107.如申請專利範圍第101項所述之方 法,其中支撐該徽電子工件,包括 了單一個工件支架一次不支撐超過 一個以上的徽電子工件。
- 108.如申請專利範圍第101項所述之方 法,其更包括透過孔洞來汲引真空 而傳入該熱源,以偏導該徵電子工 件朝向該熱源。
- 109.一種用以熱處理做電子工件之方 法,包括:

將該微電子工件安置鄰近於該熱 源:

以微電子工件每單位面積第一速 率,而於低溫製程中對熱源的第一 區域傳送熱;並且

以微電子工件每單位面積第二速率,而於低溫製程中對熱源的第一區域傳送熱,其中該單位面積第二速率係高於該單位面積第一速率。

- 110.如申請專利範圍第109項所述之方 法,其更包括加熱該微電子工件至 一概屬均勻之溫度。
- 111.如申請專利範圍第109項所述之方 法,其更包括加熱該徵電子工件至 一選定狀態溫度,在該徵電子工件 表面上約為攝氏3度到攝氏4度的溫 度範圍。
- 112.如申請專利範圍第109項所述之方法,其中該熱源概為圓型,並具有

- 一圈心和半徑,更進一步其中該第一區域係接放射狀而由該第二區域朝內置放,並且其中接該單位面積第二速率提供熱,包括接係約7.5%之分數高於該單位面積第一速率來提供熱,該分數值係對應於第二區域到熱源圈心的距離除以該熱源半徑之除數。
- 113.如申請專利範圍第109項所述之方 10. 法,其中該熱源概為團型,並具有 一半徑和圓心,更進一步其中該方 法更包含依據微電子基板單位面積 的速率之熱源,及/或會按放射方向 自圓心處朝外,而至少橫越於該熱 源某部分而逐漸增加之熱源,接此 來產生體力。
- 114.如申請專利範圍第109項所述之 法,其中該熱源具有一外部邊源和 自該外部邊源而朝內的內部邊緣, 20. 並其中該方法進一步包括依據微電 子基板單位面積的速率之熱源,及/ 或會接放射方向自圓心處朝外,而 至少橫越於該熱源某部分而逐漸增 加之熱源,按此來產生電力。
- 25. 115.如申請專利範圍第109項所述之方 法,其中該熱源包括至少一個具有 接觸區域以耦接至電力來源的電阻 元件,其中更進一步,提供熱給該 第二區域,包括了提供熱給鄰近該 30. 接觸區域的熱源。
- 116.如申請專利範圍第109項所述之方 法,其更包括控制供應給該熱源第 一區域的電力,而與控制供應電力 給第二區域相互獨立。
- 35. 117.一種用以熱處理微電子工件之方法,包括: 將該微電子工件安置最鄰近於該熱
 - 由熱源傳送足夠熱給微電子工件,以於低溫製程中,熱處理該微電子

工件某選定材質;

將第一排熱槽置放最鄰近該熱源 處,以冷卻該熱源和該徵電子工 件;並且

將第一排熱槽置放最鄰近一第二排 熱槽,以冷卻該第一排熱槽。

- 118.如申請專利範圍第117項所述之方 法,其中安置該徵電子工件包括將 該微電子工件接合於該熱源。
- 119.如申請專利範圖第117項所述之方法,其中置放該第一排熱槽最鄰近該熱源,包括將該第一排熱槽接合於該熱源。
- 120.如申請專利範圍第117項所述之方法,其中置放該第一排熱槽最鄰近該第二排熱槽,包括將該第一排熱槽接合於該第二排熱槽。
- 121.如申請專利範圍第117項所述之方法,其中更包括將該第一排熱槽從該熱源而向下移到該第二排熱槽。
- 122.如申請專利範圍第117項所述之方法,其中熱處理該鐵電子工件某選定材質,包括退火處理該選定材質。
- 123.一種用以熱處理微電子工件之方法,包括:

將該徵電子工件安置於第一處理室 體內;

當該微電子工件位於該第一處理室 體內時,對該微電子工件執行一第 一製程;

將該微電子工件自該第一處理室體 移出到一第二處理室體:及

在低溫製程中,藉由將加熱固體表面接合於該微電子工件,來對在該 第二處理室體內的微電子工件加 熱。

124.如申請專利範圍第123項所述之方法,其中冷卻該徵電子工件,包括 將該排熱槽移動接合於該熱源,同 時該徵電子工件仍接合於該熱源, 然後將該排熱槽移動隔離於該熱源 以冷卻該排熱槽。

- 125.如申請專利範圍第123項所述之方法,其中該第一處理室體為至少兩個第一處理室體為至少兩個第一處理室體為至少兩個第一處理室體為至少兩個第二處理室體為至少兩個第二處理室體其中一徵電子工件於某第一處理室體與某第二處理室體之間, 125.如申請專利範圍之間, 個第一處理室體其中一者,而該理室體 其中一徵單字體與某第二處理室體 獨立地移動某第二徵電子工件於 一第一處理室體與另一第二處理室 體之間。
- 126.如申請專利範圍第123項所述之方 法,其中一裝置支架可支撐該第一 處理室體和該第二處理室體,並且 其中該工件傳送單元可移動該徵之 子工件於第一與第二處理室體 問,並且其中該方法更包括相對於 數該第二處理室體,以令當該工件傳送單元支撐該徵電子工件時, 會送單元支撐該徵電子工件時, 第二處理室體可齊準於該徵電子工 件。
- 5. 127.如申請專利範圍第123項所述之方法,其中加熱該微電子工件,包括了將該微電子工件加熱至足可對該微電子工件選定材質進行退火處理的溫度。
- 30. 128.如申請專利範圍第123項所述之方法,其中執行第一製程包括對該微電子工件施加一銅質材質,並且進一步其中熱處理該微電子工件包括對施加於該微電子工件之銅質材質 進行退火處理。
 - 129.如申請專利範圍第123項所述之方法,其中執行第一製程包括對潔淨該微電子工件、蝕刻該微電子工件及/或對該微電子工件施用一選定材質。

130.如申請專利範圍第123項所述之方 法,其更包含將該第一與第二處理 室體以及該徽電子工件,定位於可 定義某單一環境之單一整合承體 N .

131.一種用以對微電子工件退火之方 法,包括:

在應用室體內,一次對眾多微電子 工件一者施加一材質層:

將微電子工件・自應用室體一次至 少一個移動到退火室體;

藉由移動各個微電子工件朝向某熱 源,並將各個微電子工件接合於該 熱源的固體表面來傳送熱給各個微 電子工件,以此來對施加於微電子 工件之材質進行退火;

藉由移動排熱槽而接合於熱源以冷 卻各個微電子工件,同時該微電子 工件仍接合於該熱源;並且

藉由將該熱源卸離於微電子工件, 將排熱槽接合於一作用中冷卻組 件,並提供冷卻流體流入該冷卻組 件內,按此來冷卻該排熱槽。

132.如申請專利範圍第131項所述之方 法,其更包含將該:

藉由將室體之一室蓋移離於某室體 基座,而開啟該退火室體;

僅將單一微電子工件插置於該室體 內:

將該徽電子基板支撐在該室體內的 可移動式基板支架上,朝向該基 座,並關閉該室體而將其接合於基 板支架;並且

相對於該熱源,移動該基板支架與 微電子工件。

133.一種用以熱處理微電子工件之方 法,包括:

將該微電子工件接合於某熱源的固 體熱傳導表面:

利用直接地接附及/或與該熱源整合

的熱產生器,將熱導入該熱源; 自固體表面處傳送足夠熱給該微電

子工件,以熱處理該微電子工件某 選定材質:以及

將該做電子工件卸離於該固體表面 5. 邈。

134.如申請專利範圍第133項所述之方 法·其更包含利用電阻式加熱器來 加熱該固體熱傳導表面。

圖式簡單說明:

圖 1A-IG 說明各種用以將金屬沉 積於構築在微電子工件表面上之微型 結構內的步驟,這種金屬結構係適合 於根據本發明一實施例之熱反應器內 的退火處理;

15. 圖 2A-2D 為根據本發明兩種實施 例而建構之熱反應器的示意方塊圖;

圖 3A-3F 為厚型薄膜加熱器而可 用於如圖 2A-2D 所示之熱傳送單元的 進一步實施例之剖視圖;

20. 圖3G-3J為構成如圖3A-3F厚型薄 膜加熱器架構之各種元件平面圖;

₩ 4A~4B · 5A~5B · 6A~6B · 7A~7B 為根據本發明實施例,一厚型 薄膜加熱器與一排熱槽在熱傳送單元 中可為相互併合的各種方式:

圖 8 說明如圖 2A-2D 所示型式之 眾多熱反應器可為整合於某單一退火 站台的一種方式;

圖9說明可用於協調熱反應器作 30. 業之可程式化控制系統的實施例:

圖 10 為根據本發明實施例而用於 熱處理微電子工件之裝置之部分示意 (編)

圖11為根據本發明實施例之熱源 35. 的分解圖;

圖 12 為根據本發明另一實施例之 熱源的部分立體圖;

圖 13 為根據本發明另一實施例之

電阻性熱源的平面圖: 40.

圖 14 為根據本發明另一實施例, 具有眾多加熱區域之熱源的平面圖;

圖 15 為根據本發明另一實施例, 具有四個電阻性加熱元件之熱源的平 面圖;

圖 16 為根據本發明另一實施例, 電子連接器之側視圖;

圖 17 為根據本發明實施例,工件 支架的部分分解圖;

圖 18 為根據本發明實施例,冷源 的部分分解圖;

圖 19 為根據本發明實施例,用以 熱處理微電子工件之裝置部分的部分 示意剖面圖;

圖20為如圖19之裝置局部的部分立體圖:

圖 21 為如圖 19 和 20 所示裝置之 5. 反向局部的俯視圖:

圖 22 為根據本發明另一實施例, 用以熱處理徵電子工件之裝置局部的 部分示意剖面圖:

圖 23 為一種含有根據本發明實施 例熱處理室體的系統之部分示意圖:

圖 24 為一種含有根據本發明另一 實施例熱處理室體的系統之部分示意 圖。

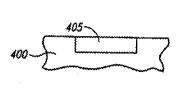


圖 1A

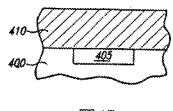
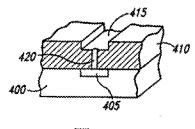


圖 1B



■ 1C

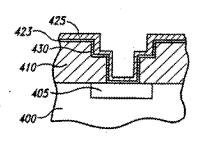


圖 1D

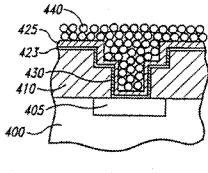
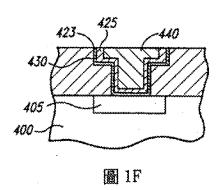
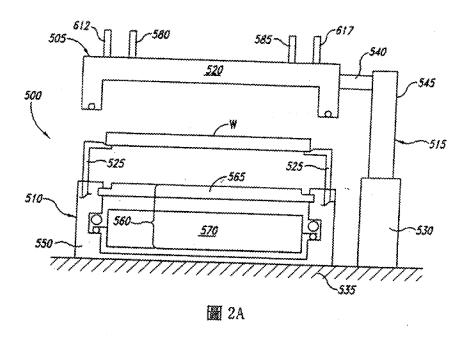


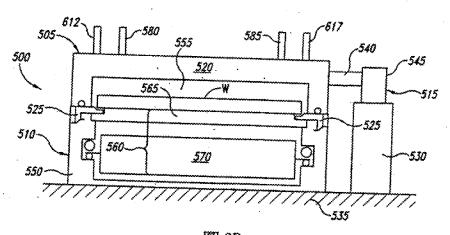
圖 1E

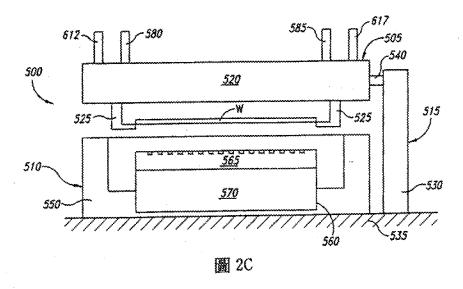


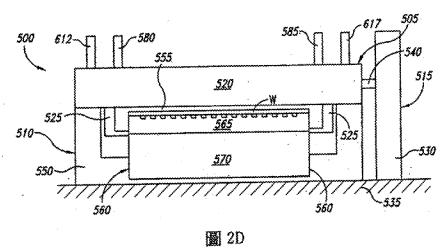
430 425 400-400-4400-

圖 1G









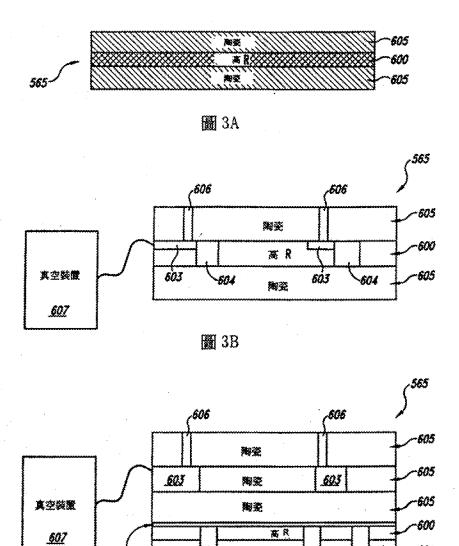


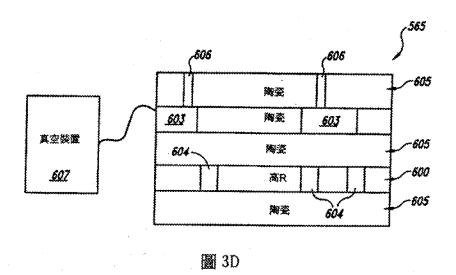
圖 3C

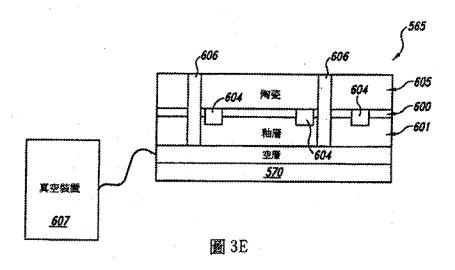
介電釉層

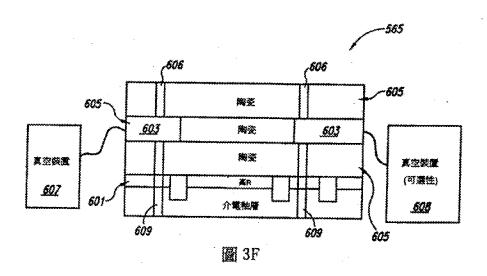
604

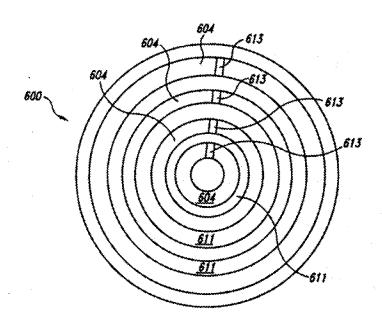
601a

604









3 G

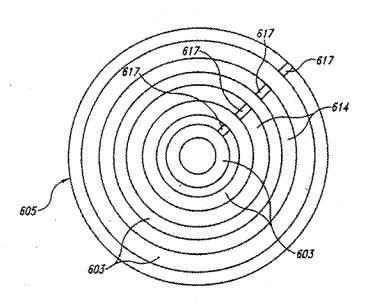


圖 3H

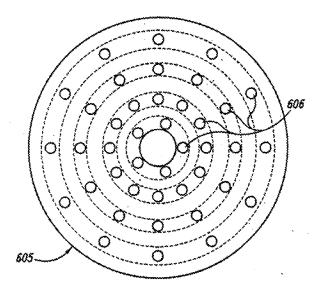
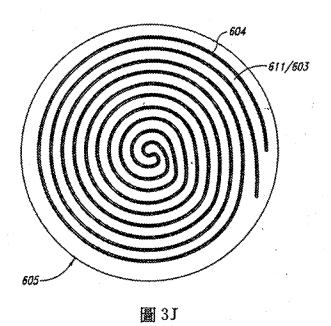
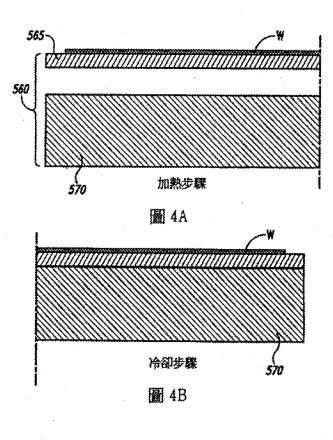
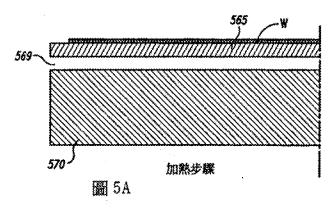
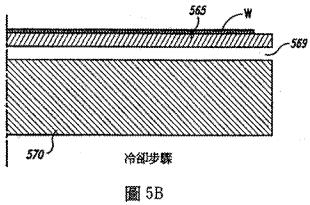


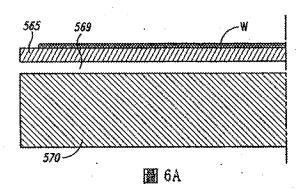
圖 31

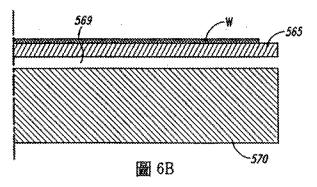


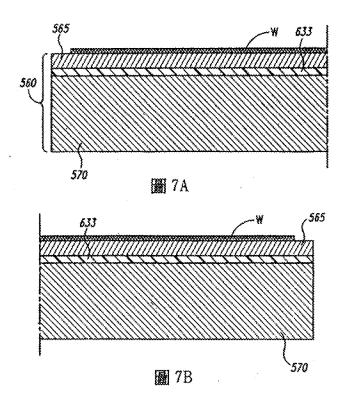


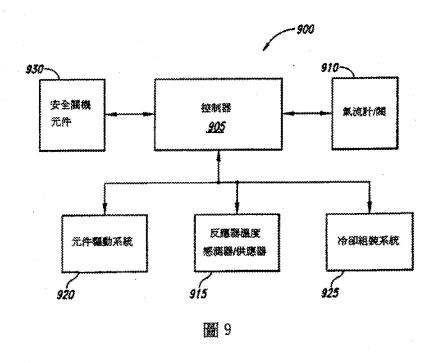












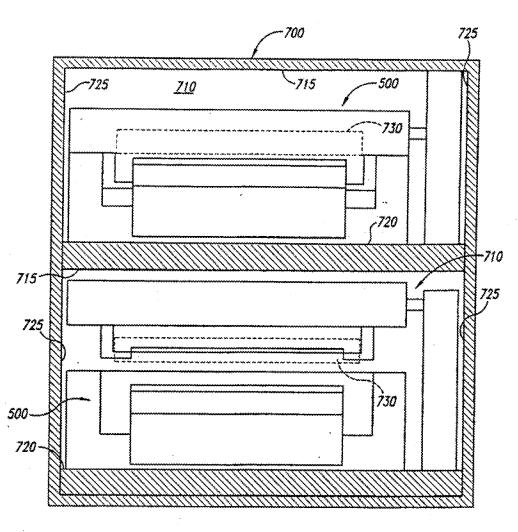
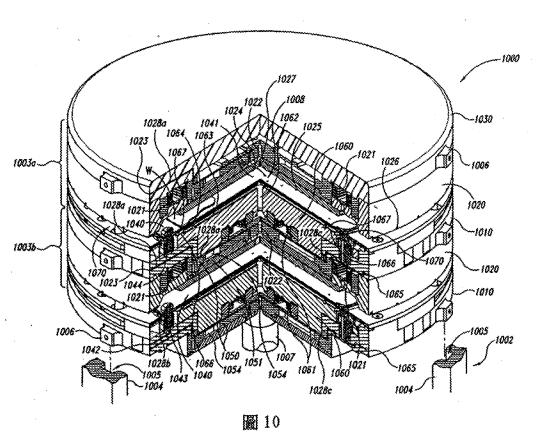
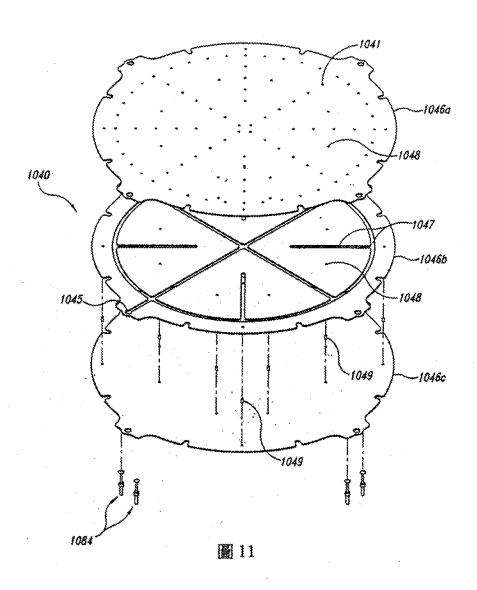


圖 8





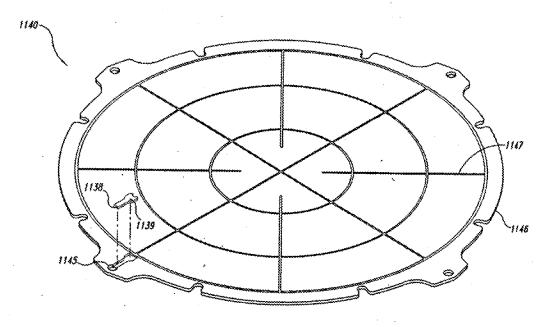


圖 12

